**Pregunta 1**

Sin responder aún

Puntúa como 1,00

Marcar pregunta

Texto de la pregunta

Sobre las tablas de reserva

Seleccione una:

a. Las múltiples marcas en una fila indican la utilización de una etapa en distintos ciclos de reloj.

b. Todas son verdaderas.

c. Se utilizan en los cauces no lineales para describir el uso que hacen las operaciones e instrucciones de las distintas etapas a lo largo del tiempo.

d. Sirven para planificar las tareas en una máquina segmentada.

**Pregunta 2**

Sin responder aún

Puntúa como 1,00

Marcar pregunta

Texto de la pregunta

¿Cuál de las siguientes afirmaciones es cierta?

Seleccione una:

a. Dado el mismo número de ALU´s, una arquitectura VLIW ocupará menos espacio en un chip que una arquitectura superescalar.

b. Los programas compilados por una arquitectura superescalar se pueden ejecutar en una arquitectura VLIW pero no al revés.

c. En una arquitectura superescalar nunca ocurrirán riesgos por dependencia de datos a diferencia de en una arquitectura WLIW.

d. Un programa compilado por una arquitectura superescalar ocupará la misma cantidad de memoria que uno para una arquitectura VLIW.

e. Todas son correctas

**Pregunta 3**

Sin responder aún

Puntúa como 1,00

Marcar pregunta

Texto de la pregunta

Señala la opción u opciones correctas que se refieran a una arquitectura Superescalar:

Seleccione una o más de una:

a. En la captación de Instrucciones, es capaz de leer varias instrucciones por ciclo desde la caché.

b. El compilador se encarga de la planificación (estática) de instrucciones

c. Existe incompatibilidad entre distintas implementaciones o versiones.

d. Las operaciones codificadas en cada subpalabra deben de poder ejecutarse en paralelo.

e. El HW se encarga de la planificación (dinámica) de instrucciones

**Pregunta 4**

Sin responder aún

Puntúa como 1,00

Marcar pregunta

Texto de la pregunta

Señala la opción correcta:

Seleccione una:

a. Con un árbol de Wallace solo se pueden sumar un número par de operandos.

b. Un árbol de Wallace se construye con la combinación de CPA’s y CLA’s.

c. Todas son correctas

d. En un árbol de Wallace se utilizan CSA’s para sumar 3 o más operandos

e. Con un árbol de Wallace solo se pueden multiplicar números de 4 bits